



## 2015 Symposium on VLSI Circuits

Accepted Paper No.: VLSI2015-C-00XXX

<b>2</b>	<b>5</b>	<b>10</b>	<b>12</b>	<b>15</b>
<b>17</b>	<b>20</b>	<b>22</b>	<b>23</b>	<b>25</b>
<b>27</b>	<b>29</b>	<b>30</b>	<b>31</b>	<b>32</b>
<b>33</b>	<b>36</b>	<b>38</b>	<b>46</b>	<b>48</b>
<b>50</b>	<b>57</b>	<b>59</b>	<b>64</b>	<b>66</b>
<b>67</b>	<b>75</b>	<b>77</b>	<b>80</b>	<b>83</b>
<b>90</b>	<b>92</b>	<b>93</b>	<b>100</b>	<b>101</b>
<b>102</b>	<b>103</b>	<b>106</b>	<b>109</b>	<b>110</b>
<b>112</b>	<b>117</b>	<b>120</b>	<b>121</b>	<b>122</b>
<b>123</b>	<b>125</b>	<b>126</b>	<b>136</b>	<b>140</b>
<b>142</b>	<b>144</b>	<b>145</b>	<b>151</b>	<b>157</b>
<b>163</b>	<b>165</b>	<b>170</b>	<b>172</b>	<b>176</b>
<b>179</b>	<b>181</b>	<b>183</b>	<b>187</b>	<b>191</b>
<b>194</b>	<b>197</b>	<b>203</b>	<b>206</b>	<b>213</b>
<b>221</b>	<b>222</b>	<b>223</b>	<b>227</b>	<b>228</b>
<b>230</b>	<b>235</b>	<b>237</b>	<b>238</b>	<b>242</b>
<b>245</b>	<b>246</b>	<b>249</b>	<b>252</b>	<b>258</b>
<b>261</b>	<b>265</b>	<b>271</b>	<b>276</b>	<b>278</b>
<b>279</b>	<b>283</b>	<b>286</b>	<b>295</b>	<b>296</b>
<b>307</b>	<b>310</b>	<b>313</b>	<b>314</b>	<b>317</b>
<b>321</b>	<b>322</b>	<b>324</b>	<b>326</b>	<b>327</b>
<b>330</b>	<b>331</b>	<b>333</b>	<b>335</b>	<b>336</b>
<b>338</b>	<b>344</b>	<b>352</b>	<b>353</b>	