

親愛的編輯者:

附件是 2013 VLSI Symposia Technology and Circuit (超大型積體電路製程與電路國際會議)的新聞剪影。我們即將在 2013 年 6 月 10-14 日於日本京都 Kyoto Rihga Royal Hotel 舉辦會議。

本會議是半導體技術的頂尖會議，於每年年中舉辦，每兩年輪流於夏威夷和京都舉行，超過 1000 名世界各地的學者專家將會齊聚一堂共同發表尖端半導體技術。

相關內容請參考附件及 website: [www.vlsisymposium.org](http://www.vlsisymposium.org)。或是請聯絡當地聯絡人。

謝謝您

Hitoshi Wakabayashi (若林整)  
Symposium Chair,  
2013 Symposium on VLSI Technology

Makoto Nagata (永田真)  
Symposium Chair,  
2013 Symposium on VLSI Circuits

Toshiro Hiramoto (平本俊郎)  
Technical Program Chair,  
2013 Symposium on VLSI Technology

Hideyuki Kabuo (蕪尾英之)  
Technical Program Chair,  
2013 Symposium on VLSI Circuits

Hang-Ting Lue (呂函庭)  
Local Publicity(Taiwan),  
2013 Symposium on VLSI Technology

Nicky Lu (盧超群)  
Local Publicity(Taiwan),  
2013 Symposium on VLSI Circuits