

편집장님께

2013 년 4 월 10 일

첨부한 문서는 일본 교토의 Rihga Royal Hotel Kyoto 에서 6 월 10~14 일에 개최되는  
2013 Symposia on VLSI Technology and Circuits 을 소개하는 문서입니다.

천여명의 세계 최고의 Microelectronics 전문가들이 2013 Symposia on VLSI  
Technology and Circuits 에 참석할 예정입니다. 매년 일본과 호놀룰루를 번갈아 가며  
열리고 있으며, 현대의 전자공학 및 회로 발전을 위한 단연 세계 최고의  
모임이라고 할 수 있습니다.

자세한 내용은 첨부한 문서들을 참고하시기 바랍니다.

더 많은 정보를 얻고 싶으신 분은 [www.vlsisymposium.org](http://www.vlsisymposium.org) 를 방문하시거나 아래의  
한국 대표에게 연락을 전화해주십시오.

읽어주셔서 감사합니다.

Hitoshi Wakabayashi (若林整)  
Symposium Co-Chair,  
2013 Symposium on VLSI Technology

Makoto Nagata (永田真)  
Symposium Co-Chair,  
2013 Symposium on VLSI Circuits

Toshiro Hiramoto (平本俊郎)  
Technical Program Co-Chair,  
2013 Symposium on VLSI Technology

Hideyuki Kabuo (蕪尾英之)  
Technical Program Co-Chair,  
2013 Symposium on VLSI Circuits

Byoung Hun Lee  
Local Publicity(Korea),  
2013 Symposium on VLSI Technology

Hoi-Jun Yoo  
Local Publicity(Korea),  
2013 Symposium on VLSI Circuits