



2021 Symposium on VLSI Circuits

Accepted Paper No.: VLSI2021-C0XXX

1	2	3	8	12
13	18	21	26	27
29	32	35	38	39
43	45	53	56	57
60	61	64	66	70
72	79	83	85	86
87	88	90	91	92
93	97	98	106	112
114	117	124	131	135
138	140	146	148	149
152	154	156	157	159
162	163	165	168	170
173	174	179	184	188
189	194	200	201	203
207	210	212	215	216
218	219	221	224	227
231	232	234	239	241
244	249	252	254	261
266	274	278	281	291
295	297	299	300	301
302	303	306		