



2023 Symposium on VLSI Technology and Circuits

Accepted Paper No.: 0XXX

2	6	8	9	10	20
22	25	26	27	28	46
50	51	53	55	59	63
66	68	70	76	80	83
84	85	86	88	89	90
91	93	95	105	107	108
110	111	113	114	116	119
122	124	127	129	137	142
143	148	149	153	155	156
157	159	163	166	168	170
171	172	174	175	176	178
183	187	188	192	197	200
201	202	203	205	207	209
212	213	215	216	218	221
227	236	240	244	247	248
249	250	252	259	265	266
267	271	272	275	276	280
288	293	294	298	300	302
317	321	332	333	336	339
341	350	354	358	361	363
365	369	373	376	377	379
380	383	385	386	387	388
389	393	398	400	406	407
410	411	412	413	415	417
418	420	423	425	430	432
433	435	436	438	442	443
446	454	469	470	472	476
478	484	485	486	487	488
491	492	495	497	498	499
503	505	511	517	554	556
564	567	577	579	580	586
588	599	613	618	619	621
629	631	635	642	653	656
662	663	670	685	687	698
699	701	703	705	716	719
720	722				